

Formale Modellierung

Vorlesung 12 vom 05.07.2015: Temporale Logik und Modellprüfung

Christoph Lüth

Universität Bremen

Sommersemester 2015

Fahrplan

- ▶ Teil I: Formale Logik
- ▶ Teil II: Spezifikation und Verifikation
 - ▶ Formale Modellierung von Software
 - ▶ Temporale Logik und Modellprüfung
 - ▶ Zusammenfassung, Rückblick, Ausblick

Organisatorisches

- ▶ Übung am Donnerstag **fällt aus** — Ersatztermin?

Tagesmenu: Temporale Logik und Modellprüfung

- ▶ Modellierung des Programmes als **endliche Zustandsmaschine**
- ▶ **Abstraktion** über Zuständen, Zustandsübergang als **primäres** Konzept
- ▶ Temporale Logik: Logik über **Pfade** von Zustandsübergängen
 - ▶ Temporal im Sinne von *tempus fugit*

Endliche Zustandsmaschine

Definition (Finite State Machine, FSM)

Eine FSM ist $\mathcal{M} = \langle \Sigma, \rightarrow \rangle$ mit

- ▶ Σ eine **endliche** Menge von **Zuständen**, und
- ▶ $\rightarrow \subseteq \Sigma \times \Sigma$ eine **Zustandsübergangsrelation**, mit \rightarrow linkstotal:

$$\forall s \in \Sigma. \exists s' \in \Sigma. s \rightarrow s'$$

- ▶ Varianten dieser Definition: Anfangszustände; Zustandsvariablen oder benannte Zustandsübergänge
- ▶ NB: Kein Endzustand, und keine Ein/Ausgabe (Unterschied zu **Automaten**)
- ▶ Wenn \rightarrow eine Funktion ist (rechtseindeutig), dann ist die FSM **deterministisch**, ansonsten **nicht-deterministisch**.
- ▶ Jede nicht-deterministische FSM kann durch die Power-State-Konstruktion deterministisch gemacht werden.

Einfaches Beispiel

- ▶ Getränkemaschine für Kaffee
- ▶ Nimmt 10c oder 20c Münzen
- ▶ Kleiner Kaffe 10c, großer Kaffee 20c
- ▶ Nimmt nicht mehr als zwei Münzen
- ▶ Geldrückgabe

Linear Temporal Logic (LTL) and Pfade

- ▶ LTL ist die Logik über **Ausführungspfade** in einer FSM.
- ▶ Wir definieren erst Pfade, dann LTL-Formeln, dann eine Erfülltheitsrelation.

Definition (Pfade)

Für eine FSM $\mathcal{M} = \langle \Sigma, \rightarrow \rangle$ ist ein **Pfad** in \mathcal{M} eine (unendliche) Sequenz $\langle s_1, s_2, s_3, \dots \rangle$ mit $s_i \in \Sigma$ und $s_i \rightarrow s_{i+1}$ für alle i .

- ▶ Notation: Sei $p = \langle s_1, s_2, s_3, \dots \rangle$ ein Pfad, dann ist $p_i \stackrel{def}{=} s_i$ (Selektion) und $p^i \stackrel{def}{=} \langle s_i, s_{i+1}, \dots \rangle$ (Suffix ab Position i).

Lineare Temporale Logik (LTL)

$\phi ::=$	$\top \mid \perp \mid q$	— True, false, atomar
	$\neg\phi \mid \phi_1 \wedge \phi_2 \mid \phi_1 \vee \phi_2 \mid \phi_1 \longrightarrow \phi_2$	— Aussagenlog. Formeln
	$X\phi$	— Nächster Zustand
	$F\phi$	— Irgendwann
	$G\phi$	— Immer
	$\phi_1 U \phi_2$	— Bis

- ▶ Präzedenzen: unäre Operatoren; dann U ; dann \wedge, \vee ; dann \longrightarrow .
- ▶ Eine atomare Formel p ist ein **Zustandsprädikat**. Andere (äquivalente) Möglichkeit: Zustände mit atomaren Prädikaten zu benennen (**Kripke-Struktur**).
- ▶ Andere Operatoren wie $\phi R \psi$ (release) oder $\phi W \psi$ (schwaches *until*).

Erfüllung und Modelle für LTL

Die **Erfüllbarkeitsrelation** für einen Pfad p und eine LTL-Formel ϕ ist induktiv wie folgt definiert:

$p \models \top$		$p \models \phi \wedge \psi$	gdw	$p \models \phi$ und $p \models \psi$	
$p \not\models \perp$		$p \models \phi \vee \psi$	gdw	$p \models \phi$ oder $p \models \psi$	
$p \models q$	gdw	$q(p_1)$	$p \models \phi \rightarrow \psi$	gdw	wenn $p \models \phi$
$p \models \neg \phi$	gdw	$p \not\models \phi$			dann $p \models \psi$
$p \models X\phi$	gdw	$p^2 \models \phi$			
$p \models G\phi$	gdw	für alle i gilt $p^i \models \phi$			
$p \models F\phi$	gdw	es gibt i mit $p^i \models \phi$			
$p \models \phi U \psi$	gdw	es gibt i $p^i \models \psi$ und für $j = 1, \dots, i - 1$, $p^j \models \phi$			

Definition (Modell einer LTL-Formel)

Eine FSM \mathcal{M} erfüllt eine LTL-Formel ϕ , $\mathcal{M} \models \phi$, gdw. jeder Pfad p in \mathcal{M} ϕ erfüllt.

Äquivalenzen

Definition (Äquivalenz)

Zwei Formeln sind äquivalent, $\phi \equiv \psi$ gdw. für alle FSM \mathcal{M} und Pfade p in \mathcal{M} , $p \models \phi \iff p \models \psi$

- ▶ Es gelten aussagenlogische Tautologien z.B. $\neg(\phi \vee \psi) \equiv \neg\phi \wedge \neg\psi$

$$F(\phi \vee \psi) \equiv F\phi \vee F\psi \quad \neg F\phi \equiv G(\neg\phi) \quad FGF\phi \equiv GF\phi$$

$$G(\phi \wedge \psi) \equiv G\phi \wedge G\psi \quad \neg G\phi \equiv F(\neg\phi) \quad GFG\phi \equiv FG\phi$$

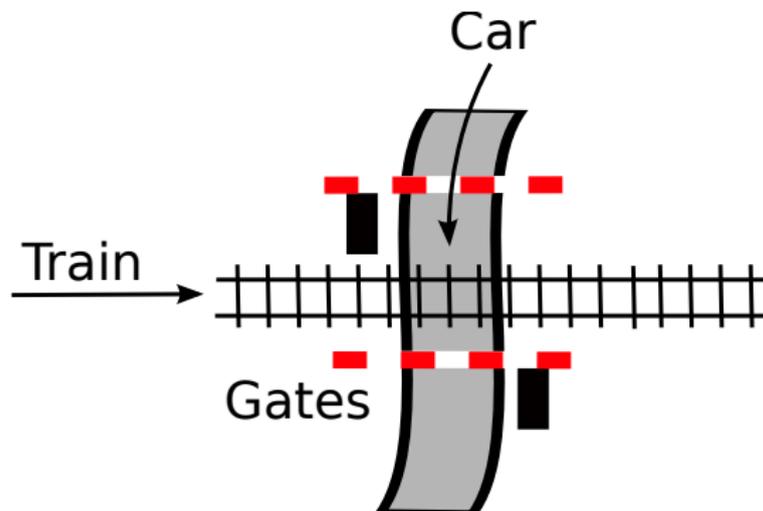
$$\neg X\phi \equiv X(\neg\phi)$$

$$XF\phi \equiv FX\phi \quad F\phi \equiv \phi \vee XF\phi$$

$$XG\phi \equiv GX\phi \quad G\phi \equiv \phi \wedge XG\phi$$

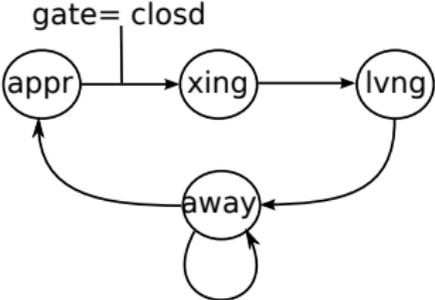
$$X(\phi U \psi) \equiv X\phi U X\psi \quad \phi U \psi \equiv \psi \vee (\phi \wedge X(\phi U \psi))$$

Längeres Beispiel: der Bahnübergang

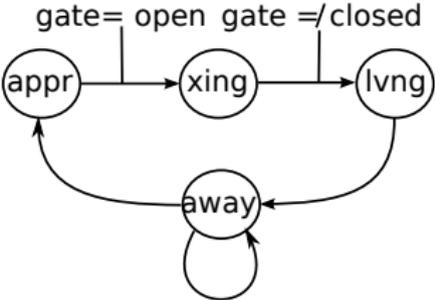


Modellierung des Bahnübergangs

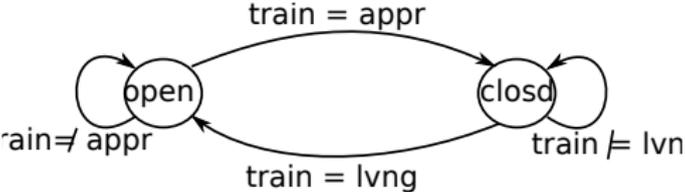
Zustände des Zuges:



Zustände des Autos:



Zustände der Schranke:



Die FSM

- ▶ Zustände sind eine endliche Abbildung der Variablen *Car*, *Train*, *Gate* auf Wertebereiche:

$$\begin{aligned}\Sigma_{Car} &= \{appr, xing, lvng, away\} \\ \Sigma_{Train} &= \{appr, xing, lvng, away\} \\ \Sigma_{Gate} &= \{open, clsd\}\end{aligned}$$

oder ein Tripel $S \in \Sigma = \Sigma_{Car} \times \Sigma_{Train} \times \Sigma_{Gate}$.

- ▶ Zustandsübergang **komponentenweise**, bspw:

$$\begin{aligned}\langle away, open, away \rangle &\rightarrow \langle appr, open, away \rangle \\ \langle appr, open, away \rangle &\rightarrow \langle xing, open, away \rangle \\ \dots &\end{aligned}$$

Bahnübergang — Formalisierung von Eigenschaften

- ▶ Bahn und Auto überqueren den Übergang nie zur selben Zeit:

Bahnübergang — Formalisierung von Eigenschaften

- ▶ Bahn und Auto überqueren den Übergang nie zur selben Zeit:

$$G \neg(car = xing \wedge train = xing)$$

- ▶ Ein Auto kann den Übergang immer wieder verlassen:

Bahnübergang — Formalisierung von Eigenschaften

- ▶ Bahn und Auto überqueren den Übergang nie zur selben Zeit:

$$G \neg(car = xing \wedge train = xing)$$

- ▶ Ein Auto kann den Übergang immer wieder verlassen:

$$G(car = xing \longrightarrow F(car = lvng))$$

- ▶ Ein annähernder Zug darf irgendwann den Bahnübergang passieren:

Bahnübergang — Formalisierung von Eigenschaften

- ▶ Bahn und Auto überqueren den Übergang nie zur selben Zeit:

$$G \neg(car = xing \wedge train = xing)$$

- ▶ Ein Auto kann den Übergang immer wieder verlassen:

$$G(car = xing \longrightarrow F(car = lvng))$$

- ▶ Ein annähernder Zug darf irgendwann den Bahnübergang passieren:

$$G(train = appr \longrightarrow F(train = xing))$$

- ▶ Es gibt Autos, die den Bahnübergang passieren:

Bahnübergang — Formalisierung von Eigenschaften

- ▶ Bahn und Auto überqueren den Übergang nie zur selben Zeit:

$$G \neg(car = xing \wedge train = xing)$$

- ▶ Ein Auto kann den Übergang immer wieder verlassen:

$$G(car = xing \longrightarrow F(car = lvng))$$

- ▶ Ein annähernder Zug darf irgendwann den Bahnübergang passieren:

$$G(train = appr \longrightarrow F(train = xing))$$

- ▶ Es gibt Autos, die den Bahnübergang passieren:

$$F(car = xing) \text{ ist etwas anderes!}$$

- ▶ Nicht in LTL auszudrücken!

Computational Tree Logic (CTL)

- ▶ Grenzen der LTL: Quantifikation über **Pfaden**
 - ▶ z.B. Existenz eines Pfades mit einer bestimmten Eigenschaft
- ▶ Computational Tree Logic (CTL): Erweiterung der LTL um existentielle/universelle Quantoren über modalen Pfadoperatoren.
 - ▶ Modale Operatoren: die Zustandsübergänge betreffend
 - ▶ Beispiel: $AF p, EG q, A[p U q]$
- ▶ Name: Pfade im **Berechnungsbaum** durch Auffalten der FSM.
 - ▶ Beispiel Berechnungsbäume für die Getränkemaschine

LTL und CTL

- ▶ CTL ist ausdrucksstärker als LTL, aber das gilt auch **anders herum!**
 - ▶ D.h. es gibt Eigenschaften, die in LTL ausgedrückt werden können, aber nicht in CTL.
- ▶ Beispiel: in allen Pfaden, in denen p auftritt, tritt auch q auf.
- ▶ LTL: $F p \rightarrow F q$
- ▶ CTL: **Weder** $AF p \rightarrow AF q$ **noch** $AG(p \rightarrow AF q)$
- ▶ Die Logik CTL^* kombiniert die Mächtigkeit von LTL and CTL.

Modellprüfung (Model-Checking)

- ▶ Das **Model-Checking Problem**:

Gegeben Modell \mathcal{M} und Eigenschaft ϕ , gilt $\mathcal{M} \models \phi$?

- ▶ Das Grundproblem beim Model-Checking ist **Zustandsexplosion**.
 - ▶ **Eine** typische 32-Bit Ganzzahlvariable hat über 4 Mrd. Zustände!
- ▶ Die Theorie bietet wenig Anlass zu Hoffnung:

Theorem (Komplexität von Modellprüfung)

- (i) *Model-Checking für LTL ohne U ist NP-vollständig.*
 - (ii) *Model-Checking für LTL ist PSPACE-vollständig.*
 - (iii) *Model-Checking für CTL ist EXPTIME-vollständig.*
- ▶ Gute Nachricht: wenigstens **entscheidbar**
 - ▶ Schlüsseltechnik: **Zustandsabstraktion** und **Zustandskompression**

Model-Checking Werkzeuge

- ▶ **NuSMV2** (Edmund Clarke, Ken McMillan)
 - ▶ Web Seite: <http://nusmv.fbk.eu/>
- ▶ **Spin** (Gerard Holzmann)
 - ▶ Web Seite: <http://spinroot.com/>
- ▶ NuSMV vs. Spin:
 - ▶ Spin (Promela) ist näher an einer Programmiersprache
 - ▶ NuSMV unterstützt auch CTL

Zusammenfassung

- ▶ Temporale Logik: **Pfade** in **Zustandsautomaten**
- ▶ Aussagenlogik plus modale Operatoren:
 - ▶ LTL — linear über einen Pfad: X, G, F, U
 - ▶ CTL — verzweigend: $AX, EX, AG, EG, AF, EF, A[U], E[U]$
 - ▶ LTL für **Sicherheitseigenschaften**, CTL für **Verfügbarkeit**.
- ▶ In der Praxis: LTL/CTL für Modellprüfung (**model checking**)
 - ▶ Modellierung des Systems als FSM \mathcal{M} , Eigenschaften als LTL/CTL-Formel ϕ , Überprüfung ob $\mathcal{M} \models \phi$.
 - ▶ **Entscheidbar**, aber mit hoher Komplexität (**Zustandsexplosion**)
- ▶ Model-Checker wie NuSMV entscheiden das Model-Checking-Problem
 - ▶ Bei negativer Antwort **Gegenbeispiel**.
 - ▶ Vertrauenswürdigkeit: bei positiver Antwort? Wie gut ist das Modell?